

HC32F4A0 手册勘误的通知

客户名称	ALL	联系人	NA
------	-----	-----	----

受影响产品	商业名称	物料编码
	HC32F4A0 系列	ALL


变更原因描述	<p>HC32F4A0 系列产品数据手册、用户手册修订。 本次修订基于 HC32F4A0 用户、数据手册 Rev1.1, 修订内容更新在 Rev1.2 版本手册中。</p>	
变更方法描述	变更等级	CLASS 2
	变更影响 Impact on Fit, Form, Function, Quality&Reliability	No Impact 变更不会对产品的形式、适用性、功能、质量、可靠性和环境合规性产生影响
	用户手册	
	章节名称	变更项目
	1. 存储器映射 (Memory Mapping)	1.1 存储器映射表中基地址 0x4004A000 对应模块改为 CMP_1,2; 基地址 0x4004A400 对应模块改为 CMP_3,4; 存储器映射表中增加数据安全保护地址的描述
	4. 时钟控制器 (CMU)	4.11.18 CMU_PLLACFGR b4-b0 功能描述中“00000:1 分频”改为“00000:禁止设定”
	6. 初始化配置 (ICG)	6.1 增加保护使能的描述
	7. 嵌入式 FLASH (EFM)	7.2 主要特性中修改关于支持数据安全保护的描述 7.3 FLASH map 中增加数据安全保护地址及相关描述。 7.6.8 新增关于数据安全保护的描述小节 7.9.11 “华大芯片专属标志寄存器”改为“芯片专属标志寄存器”
	16. 电压比较器 (CMP)	16.5 寄存器说明: CMP1 基地址改为 0x4004A000 CMP2 基地址改为 0x4004A010 CMP3 基地址改为 0x4004A400 CMP4 基地址改为 0x4004A410
	17. 模数转换模块 (ADC)	17.3.12 通道专用采样保持电路 SH 增加注释描述
22. 通用控制定时器 (Timer4)	22.3.3 图 22-6 标示错误修改 22.3.5.3 图 22-20 “TIM4_1_OHL”改为“TIM4_1_OUL”	



	<p>22.4.2 删除“锯齿波递减计数至下溢点”</p> <p>22.4.3 描述修改</p> <p>22.5.3 TMR4_CCSR b15 位标记“EXKEN”改为“ECKEN”</p> <p>22.5.3 TMR4_CCSR b3-b0 功能描述增加注释说明</p>
23.紧急刹车模块 (EMB)	<p>23.1 图 23-1 EMB 结构框图笔误修订</p> <p>23.3.1 寄存器描述格式调整</p> <p>23.3.2 寄存器描述格式调整</p> <p>23.3.3 寄存器描述格式调整</p>
29.通用同步异步收发器(USART)	<p>29.4.1.5 描述修改</p> <p>29.4.3.5 表 29-6 笔误修改</p>
30.集成电路总线 (I2C)	<p>30.2.1 系统框图标示错误修订</p> <p>30.5.10 I2C DTR 寄存器描述笔误修订</p>
34.USB2.0 高速模块 (USBHS)	<p>34.3 图 34-1 USBHS 系统框图错误修订</p> <p>34.5.3.1 图 34-2 笔误修订</p> <p>34.5.4.1 图 34-3 笔误修订</p>
36.CAN FD 控制器 (CAN FD)	<p>36.1 “PTB/STB 均支持支持单次发送模式”修改为“PTB/STB 均支持单次发送模式”</p> <p>36.4.2 增加时钟限制条件</p> <p>36.4.2 公式笔误修订</p> <p>36.4.6 增加数据发送的限制条件描述</p> <p>36.4.11 笔误修改, 删除多余“状态”</p> <p>36.4.15 寄存器位名“SJW”修改为“S_SJW”</p> <p>36.4.17.1 “FIFO 模式或者仲裁模式”修改为“FIFO 模式或者优先级仲裁模式”</p> <p>36.5.1 表 36-11 笔误修改, “10001~1111”修改为“1001~1111”</p> <p>36.5.10 位 b23、b15 读写改为“R”</p> <p>36.5.11 位 b23~b20、b15~b12、b7~b5 读写改为“R”</p> <p>36.5.17 位 b7~b6、b4 读写改为“R”</p> <p>36.5.19 “AMASK_28:16]”改为“AMASK[28:16]”, 位 b31 读写改为“R”</p> <p>36.5.23 位 b11、b7~b3 读写改为“R”</p> <p>36.6 新增小节, 增加使用注意事项描述</p>
37.CAN 2.0B 控制器 (CAN2.0B)	<p>37.1 “PTB/STB 均支持支持单次发送模式”修改为“PTB/STB 均支持单次发送模式”</p> <p>37.4.2 增加时钟限制条件</p> <p>37.4.2 公式笔误修订</p> <p>37.4.6 增加数据发送的限制条件描述</p> <p>37.4.11 笔误修改, 删除多余“状态”</p> <p>37.4.15 寄存器位名“SJW”修改为“S_SJW”, SSPOFF 整行删除</p> <p>37.4.17.1 “FIFO 模式或者仲裁模式”修改为“FIFO 模式或者优先级仲裁模式”</p> <p>37.5.1 表 37-8 笔误修改, “10001~1111”修改为“1001~1111”</p> <p>37.5.10 位 b23、b15 读写改为“R”</p> <p>37.5.15 位 b7~b6、b4 读写改为“R”</p> <p>37.5.17 “AMASK_28:16]”改为“AMASK[28:16]”, 位 b31 读写改为“R”</p> <p>37.5.21 位 b11、b7~b3 读写改为“R”</p> <p>37.6 新增小节, 增加使用注意事项描述</p>
40.外部存储器控制器 (EXMC)	<p>40.5.1.7 SMC_BACR 位 b15~b14 功能描述中增加注释说明</p> <p>40.5.2.6 DMC_BACR 位 b15~b14 功能描述中增加注释说明</p>



44.数据计算单元 (DCU)	44.3.7 “INT_WIN” 修改为 “SEL_WIN” 44.3.8 “INT_WIN” 修改为 “SEL_WIN”
45.数学运算单元 (MAU)	45.2.1.2 笔误修改, “开放运算” 修改为 “开方运算”
数据手册	
章节名称	变更项目
3.电气特性 (ECs)	3.3.11 表 3-32 中增加 CMOS 电平特性参数 3.3.11 增加 Schmitt 输入 VIH 图示 (图 3-6, 图 3-7) 3.3.20 表 3-46 UART 外部时钟源最高波特率 “PCLK1/6” 修改为 “PCLK1/32”
备注	Class1:客户可以在收到本 PCN 之日起 90 天内对本 PCN 提出任何异议, 如果客户在收到 PCN 后 90 天内未能对 PCN 提出异议, 小华将认为 PCN 的变更内容已被客户批准; Class2:客户可以在收到本 PCN 之日起 30 天内对本 PCN 提出任何异议, 否则小华认为 PCN 的变更内容已被客户确认。
变更生效日期或产品 Date Code 说明: 2022/04/20 开始生效	

发行人	杨明	发行日期	2022/03/10
工程运营副总经理签署:		 日期: 2022.3.10	

客户	部确认意见:
签署:	日期:

✎ 以上, 特此通知, 如果您有任何意见或建议, 请随时与我司销售部门联系。✎

