

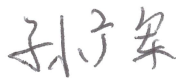
用户手册勘误的通知

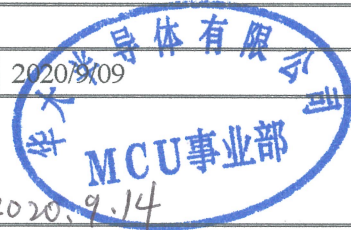
(F07x, L07x, L19x, F19x, L17x, F17x, F030, L13x, L110, F00x 系列)

客户名称	ALL	联系人	NA
------	-----	-----	----

受影响产品	商业名称	物料编码
	HC32F07x/L07x 系列	ALL
	HC32L19x/F19x/L17x/F17x 系列	ALL
	HC32F030/L136/L130 系列	ALL
	HC32L110/F003/F005 系列	ALL

变更原因		用户手册勘误			
商业编号	章节	修改前	修改后		
变更方法描述	HC32 F07x,L07x, L19x,F19x, L17x,F17x, F030,L13x L110,F00x	TSERASE 寄存器 (FLASH_TSE RASE)	示意图中: 31:8 Reserved/R , 7:0 TPROG/RW 表格中: 17:0 功能描述: 计算公式: $TSERASE = 4500 * HCLK$, HCLK 的单位为 MHz。修改该寄存器值的方法详见 9.7。 4MHz 示例: $TSERASE = 4500 * 4 = 27$。	示意图中: 31:18 Reserved , 17:0 TSERASE/RW 表格中: 17:0 功能描述: 计算公式: $TSERASE = 4500 * HCLK$, HCLK 的单位为 MHz。修改该寄存器值的方法详见 9.7。 4MHz 示例: $TSERASE = 4500 * 4 = 18000$。	
	HC32F07x, L07x	OPA 控制寄存器 (OPA_CR1)	示意图中: 11 OPIBUFEN , 10 OP0BUFEN	示意图中: 11 OP4BUFEN , 10 OP3BUFEN	
	HC32F07x L07x	13.8.14	SLOCK1 寄存器 (FLASH_SLOCK1) Bit[31]对应: Sector251-252-253-254	SLOCK1 寄存器 (FLASH_SLOCK1) Bit[31]对应: Sector252-253-254-255	
	HC32 L19x,F19x, L17x,F17x,	12.8.14 12.8.16	SLOCK1 寄存器 (FLASH_SLOCK1) Bit [31] 对应: Sector251-252-253-254 SLOCK3 寄存器 (FLASH_SLOCK3) Bit[31]对应: Sector252-253-254-255	SLOCK1 寄存器 (FLASH_SLOCK1) Bit[31]对应: Sector252-253-254-255 SLOCK3 寄存器 (FLASH_SLOCK3) Bit[31]对应: Sector508-509-510-511	
变更生效日期或产品 Date Code 说明: 2020/9/30 开始生效					

发行人	夏成君	发行日期	2020/9/09
华大半导体 MCU 事业部工程部经理签署: 		日期: 2020.9.14	



客户	部确认意见:
签署:	日期:

✎ 以上, 特此通知, 如果您有任何意见或建议, 请随时与我司销售部门联系。 ✎