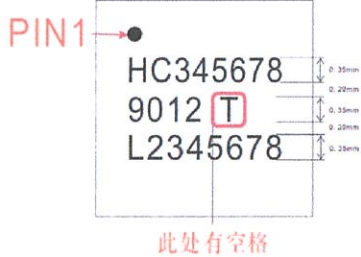
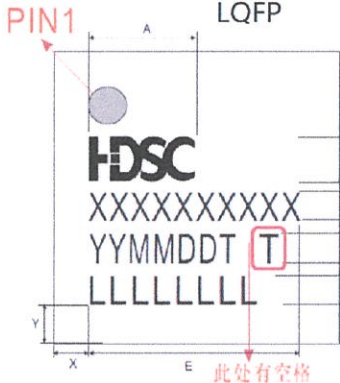



PRODUCT CHANGE NOTICE

PCN 编号	PCN20191230-1 _HC32L130HC32F030HC32L136 提 高烧录速度	发行人：魏鹏	发行日期： 2019/12/30
客户名称	NA	联系人：NA	

	商业名称	规格型号	备注
受影响产品	HC32L136K8TA-LQFP64	2L136K80-0063B0LQ1T	
	HC32L136J8TA-LQ48	2L136J80-0063B0SQ1T	
	HC32L130J8TA-LQ48	2L130J80-0063B0SQ1T	
	HC32L130F8UA-QFN32TR	2L130F80-0063B0QN1R	
	HC32L130F8UA-QFN32TR	2L130F80-0063B0QN2R	
	HC32L136K8TA-LQ64	2L136K80-0063B0SQ1T	
	HC32L130F8UA-QFN32	2L130F80-0063B0QN1T	
	HC32L130E8PA-TSSOP28	2L130E80-0063B0TS1B	
	HC32F030K8TA-LQFP64	2F030K80-0063B0LQ1T	
	HC32F030J8TA-LQ48	2F030J80-0063B0SQ1T	
	HC32F030H8TA-LQ44	2F030H80-0063B0LQ1T	
	HC32F030F8TA-LQ32	2F030F80-0063B0SQ1T	
	HC32F030F8UA-QN32TR	2F030F80-0063B0QM1R	
	HC32F030E8PA-TSSOP28	2F030E80-0063B0TS1B	
	HC32F030E8PA-TSSOP28TR	2F030E80-0063B0TS1R	
变更原因描述	1) 提高 UART 烧写速度; 2) 节约 IO 口。		
变更方法描述	1) 在保留原有 ISP 烧写接口的同时新增加 ISP 烧写接口 (PA13/PA14)。此组烧写口与 SWD 接口为复用接口，客户可以在硬件设计时只保留 SWD 的接口做烧录功能。参见《Cortex-M 离线编程器用户手册 Rev2.6》p8 UART 模式引脚说明； 2) 编程器新版固件 V2.6 及以上版本，在 ISP 模式下兼容原 ISP 握手方式并可提升烧录速度： <ul style="list-style-type: none"> ■ 编程器使用固件 V2.6 以下老版本，仅支持原 ISP 接口，烧录速度未提升； ■ 编程器使用固件 V2.6 及以上版本，兼容原有及新增 ISP 接口，烧录速度提升。 		

	<p>注意：</p> <p>1) HC32L130HC32F030HC32L136 的所有料号均进行了本次变更；</p> <p>2) 变更后的料号在芯片丝印上以字符 T 进行区分有如下标记的进行区分 (注意红框标出的 T 字符，和正常丝印字符间有一个空格以备区分)</p> <div style="display: flex; justify-content: space-around;"> <div style="text-align: center;"> <p>QFN</p>  <p>此处有空格</p> </div> <div style="text-align: center;"> <p>LQFP</p>  <p>此处有空格</p> </div> </div> <p>3) 2020 年开始执行的华大新版丝印，字符 T 在 Revision Code 上体现。 (详见 PCN20191210-001 封装印章丝印格式更改)</p>
<p>变更生效日期或产品 Date Code 说明：NA</p>	
<p>华大半导体 MCU 事业部工程经理签署：[Signature]</p> <p>日期：2019.12.31</p> 	
<p>客户 _____ 部确认意见：</p> <p style="text-align: right;">签署：</p> <p>日期：</p>	